Информационно-аналитический
Центр Современной Электроники

Stack-UP! Forum 2019

26 сентября 2019 года, Москва

ПРОГРАММА

10.00-10.20 Три неизбежных предпосылки внедрения технологии «цифрового двойника».
*Докладчик: **Денис Лобзов**, менеджер по дистрибуции решений Mentor, a SiemensBusiness в России, СНГ и Турции.*

- Технологические вызовы в электронике и обзор доступных решений

10.20-11.00 Вычисление структуры мозга человека.
*Докладчик: **Сергей Савельев**, профессор заведующий лабораторией развития нервной системы Института морфологии человека РАН.*

- Структурные основы неповторимости индивидуального мышления
- Необходимые томографические свойства приборов для прижизненного анализа свойств мозга

Блок "Технологичность"

11.00-11.30 Как исключить работу на помойное ведро?

1) *Докладчик: **Александр Пузырев**, инженер, ООО НКАБ-Эрикон.*

- Проектирование плат с учетом технологичности -agile этап в интересах инженера-разработчика. Включая панелирование

11.30-12.00 Кофе-Брейк

Блок "Ограничения и Трассировка"

12.00-12.30 Ввод высокоскоростных ограничений.
*Докладчик: **Анатолий Сергеев**, технический директор, ООО «ОРКАДА».*

- Методология настройки системы электрических ограничений для DDR3/4: fly-by топология

12.30-13.00 Инструменты, ускоряющие трассировку.
*Докладчик: **Богдан Филипов**, продакт-менеджер направления PADS, Mentor, a SiemensBusiness, компания "Нанософт".*

- Трассировка DDR3 за 30 минут

Блок "Симуляция и анализ"

13.00-13.30 Стратегия будущего расположения компонентов, стека слоев и создание ограничений.

*Докладчик: **Кирилл Никеев**, ведущий технический консультант, PCB, Mentor, a SiemensBusiness.*

- Предтопологический анализ

13.30-14.30 Обед

Блок "Симуляция и анализ"

14.30-15.00 Оружие анализа и верификации: автомат, пулемет, снайперская винтовка, миномет.
*Докладчик: **Кирилл Никеев**, ведущий технический консультант, PCB, Mentor, a SiemensBusiness.*

- Верификация: Расширенные правила целостности питания, целостности сигналов, ЭМС
- Пост-топологическая среда: перекрёстные помехи, пакетный анализ, SerDes анализ, DDR, экстракция моделей, выгрузка S-параметров и т.д.
- Получение S-параметров для критических цепей

15.00-15.30 Автоматическая проверка схемотехники - возможность исключить ранние ошибки и избавиться от нудной работы.
*Докладчики: **Антон Глинкин**, продакт-менеджер направления Xpedition, Mentor, a SiemensBusiness, компания "Нанософт".*

- Создание моделей компонентов
- Настройка и проверка проекта

15.30-16.00 Аналоговое и смешанное моделирование.
*Докладчик: **Александр Филиппов**, технический директор, АО МЕГРАТЕК.*

- Xpedition AMS и облачные вычисления SystemVision
- Экстракция паразитных параметров R,L,C

16.00-16.30 Кофе-брейк

Блок "Параллельные миры"

16.30-17.00 Мир первый: тепло.
*Докладчик: **Василий Платонович**, менеджер по продукции, PCB, Mentor, a SiemensBusiness.*

- Три метода для термосимуляции. Не спали свои микросхемы

17.00-17.30 Мир второй: данные.
*Докладчик: **Илья Чайковский**, консультант по развитию бизнеса в Приборостроении, SiemensDigitalIndustriesSoftware.*

- Управление разработкой сложной электроники

17.30-18.00 Мир третий: механика.
*Докладчик: **Богдан Филипов**, продакт-менеджер направления PADS, Mentor, a SiemensBusiness, компания "Нанософт".*

- Нативная связь конструктора и электронщика

18.00-18.30 Мир четвертый: прототипы.
*Докладчик: **Семен Хесин**, руководитель проектов, ООО «Остек-СТ».*

- 3D-печать печатных плат