

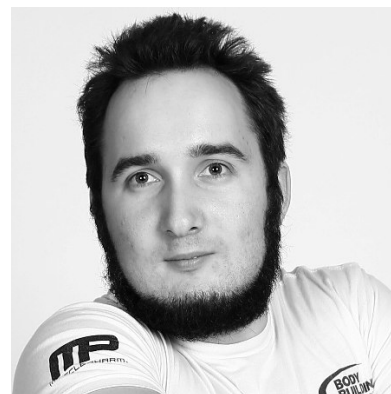
Капитанов Александр Анатольевич

окончил НИУ “МЭИ” в 2013 г.

сентябрь 2013 – н.в.:

Аспирант НИУ “МЭИ” по специальности “Радиотехника”,
Кафедра ФОРС, Институт радиотехники и электроники.

www.mpei.ru :



январь 2013 – н.в.:

Старший инженер лаборатории средств цифровой обработки сигналов (СЦОС)
ЗАО “Инструментальные системы”

www.insys.ru :

- разработка цифровых и цифро-аналоговых схем на базе ПЛИС;
- создание прошивок ПЛИС фирм Xilinx/Altera (VHDL/Verilog и HLS);
- оптимизация проектов ПЛИС по быстродействию и занимаемым ресурсам;
- разработка узлов цифровой обработки сигналов (фильтрация, демодуляция, корреляция БПФ/ОБПФ, свертка и т.д.);
- тестирование и верификация RTL моделей, отладка высокочастотных схем;
- использование и создание различных интерфейсов обмена: I2C, RS232, SPI/BPI, DDR3 и т.д.;
- знание и применение в проектах высокоскоростных трансиверов MGT (Aurora, Proteq);
- моделирование, отладка и настройка готовых изделий в современных САПР;

Личный веб-сайт: www.capitanov.ru