

## *Федоров Сергей Владимирович*

---

доцент МГТУ им. Н.Э.Баумана



---

### **Образование**

Окончил факультет Информатика и системы управления МГТУ им. Н.Э.Баумана в 1997 году по специальности "Информационно-измерительная техника и технологии".

### **Профессиональный опыт**

С 1999 г. по настоящее время работает в должности доцента кафедры ИУ-3 "Информационные системы и телекоммуникации" МГТУ им. Н.Э. Баумана. Является автором и преподавателем курсов "Прикладная теория цифровых автоматов", "Микропроцессорная техника и цифровые автоматы", "Проектирование цифровых устройств информационных и телекоммуникационных систем", "Программное обеспечение встроенных систем", читаемых на кафедре.

С 2000 года преподает в Центре обучения Altera в МГТУ им. Н.Э.Баумана. Является автором программ обучения центра : "Технология проектирования программируемых логических интегральных схем фирмы Altera" и "Проектирование систем на кристалле на базе ПЛИС фирмы Altera".

Имеет опыт консультаций по проектам и разработок с применением программируемых логических интегральных схем и цифровых сигнальных процессоров.